

Приложение \_\_\_\_\_  
К программе СПО специальности 08.02.09  
«Монтаж, наладка и эксплуатация  
электрооборудования промышленных и  
гражданских зданий»

## **Рабочая программа**

**ОП.08. Основы микропроцессорных систем управления в энергетике**

**для специальности:**

**08.02.09 «Монтаж, наладка и эксплуатация электрооборудования  
промышленных и гражданских зданий»**

Екатеринбург  
2021

## СОДЕРЖАНИЕ

	стр.
<b>1. ПАСПОРТ РАБОЧЕЙ ПРОГРАММЫ ДИСЦИПЛИНЫ</b>	4
<b>2. СТРУКТУРА И ПРИМЕРНОЕ СОДЕРЖАНИЕ ПРОГРАММЫ</b>	5
<b>3. УСЛОВИЯ РЕАЛИЗАЦИИ ПРОГРАММЫ</b>	9
<b>4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ</b>	10

# 1. ПАСПОРТ РАБОЧЕЙ ПРОГРАММЫ ДИСЦИПЛИНЫ

## ОП.08 Основы микропроцессорных систем в энергетике

### 1.1. Место дисциплины в структуре основной образовательной программы:

Учебная дисциплина «ОП.08 Основы микропроцессорных систем в энергетике» является частью общепрофессионального цикла примерной основной образовательной программы в соответствии с ФГОС по специальности 08.02.09 Монтаж, наладка и эксплуатация электрооборудования промышленных и гражданских зданий.

Учебная дисциплина «Основы микропроцессорных систем в энергетике» обеспечивает формирование профессиональных и общих компетенций по всем видам деятельности ФГОС по специальности 08.02.09 Монтаж, наладка и эксплуатация электрооборудования промышленных и гражданских зданий. Особое значение дисциплина имеет при формировании и развитии ОК01–ОК07, ОК09-ОК11.

### 1.2. Цель и планируемые результаты освоения дисциплины:

В рамках программы учебной дисциплины обучающимися осваиваются умения и знания

Код ПК, ОК	Умения	Знания
ПК 1.1–1.4 ПК 2.1–2.4 ПК 3.1- 3.5  ОК01-ОК07 ОК09-ОК11	<p><b>Уметь:</b></p> <ul style="list-style-type: none"> <li>- составлять функциональные и структурные схемы управления различными электроэнергетическими объектами;</li> <li>- выбирать средства технической реализации микропроцессорных систем управления;</li> <li>- программировать микропроцессорные системы управления на основе ПЛК широкого применения.</li> </ul>	<p><b>Знать:</b></p> <ul style="list-style-type: none"> <li>- основные электроэнергетические объекты, для которых актуально применение микропроцессорных систем управления (МСУ);</li> <li>- функциональные и структурные схемы объектов и систем;</li> <li>- принципы цифровой обработки информации;</li> <li>- принципы построения микропроцессорных устройств обработки информации и программируемых логических контроллеров;</li> <li>- типовые конфигурации микропроцессорных систем управления и систем обработки данных, применяемых на электроэнергетических объектах;</li> <li>- структуру и принципы организации программного обеспечения микропроцессорных устройств обработки информации и программируемых логических контроллеров.</li> </ul>

## 2. СТРУКТУРА И СОДЕРЖАНИЕ ДИСЦИПЛИНЫ

### 2.1 Объем часов дисциплины и виды учебной работы

№ пп.	Виды учебной работы	Количество часов
1	Максимальная учебная нагрузка (всего)	54
2	Обязательная аудиторная учебная нагрузка (всего) в том числе: лабораторные и практические работы.	48 30
3	Самостоятельная работа обучающегося (всего)	6
4	Промежуточная аттестация в форме ЗАЧЕТА.	

## 2.2. Тематический план и содержание учебной дисциплины

Наименование разделов и тем	Содержание учебного материала и формы организации деятельности обучающихся	Объем в часах	Коды компетенций, формированию которых способствует элемент программы
1	2	3	4
<b>Введение</b>	<b>Содержание учебного материала</b> Общая характеристика дисциплины, ее цели и задачи. Приоритетные направления науки и техники в области информационных и производственных технологий; энергосберегающая технология в системах автоматического управления, контроля и защиты установок и энергосистем. Понятие об информационной и энергетической электронике.	<b>2</b>	ОК1–ОК7, ОК9–ОК11.
<b>Раздел 1. Типовые узлы и устройства микропроцессоров и микро- ЭВМ</b>		<b>22</b>	
<b>Тема 1.1. Мультиплексоры. Демультимплексоры.</b>	<b>Содержание учебного материала</b> Обобщенная схема мультиплексора. Функционирование мультиплексора на четыре входа и один выход (4→1). Пирамидальное каскадирование мультиплексоров. Обобщенная схема демультимплексора. Структура демультимплексора на элементах И, реализующая уравнение 16 входов на 3 выхода (16→3).	<b>6</b>	ПК 1.1–1.4, ПК 2.1–2.4 ПК 3.1- 3.5 ОК1–ОК7, ОК9–ОК11.
	<b>В том числе, практических занятий и лабораторных работ</b>	4	
	<u>Лабораторная работа № 1.</u> Исследование логических элементов <u>Лабораторная работа № 2.</u> Исследование преобразователей кодов. Мультиплексоры и демультимплексоры.		
<b>Тема 1.2 Сумматоры</b>	<b>Содержание учебного материала</b> Одноразрядный сумматор на два входа. Одноразрядный сумматор на три входа. Сумматор (чисел) последовательного действия. Сумматор (чисел) параллельного действия.	<b>4</b>	ПК 1.1–1.4, ПК 2.1–2.4 ПК 3.1- 3.5 ОК1–ОК7, ОК9–ОК11.
	<b>В том числе, практических занятий и лабораторных работ</b>	2	

	<u>Лабораторная работа №3. Исследование работы двоичного сумматора</u>		
<b>Тема 1.3 Регистры</b>	<b>Содержание учебного материала</b>	<b>4</b>	ПК 1.1–1.4, ПК 2.1–2.4 ПК 3.1- 3.5 ОК1–ОК7, ОК9-ОК11.
	Общие сведения о регистрах. Функциональная схема приема и передачи кода из одного регистра в другой. Функциональная схема сдвигающего регистра, выполненного на двухтактных D-триггерах. Схема четырехразрядного регистра сдвига на RS-триггерах.		
	<b>В том числе, практических занятий и лабораторных работ</b>	2	
	<u>Лабораторная работа №4. Исследование работы регистра K155ИР1</u>		
<b>Тема 1.4 Счетчики импульсов</b>	<b>Содержание учебного материала</b>	<b>4</b>	ПК 1.1–1.4, ПК 2.1–2.4 ПК 3.1- 3.5 ОК1–ОК7, ОК9-ОК10.
	Основные определения и виды счетчиков. Суммирующий счетчик. Вычитающий счетчик. Реверсивный счетчик.		
	<b>В том числе, практических занятий и лабораторных работ</b>	4	
	<u>Лабораторная работа №5. Исследование работы двоичного счетчика импульсов</u>		
<b>Тема 1.5 Запоминающие устройства</b>	<b>Содержание учебного материала</b>	<b>4</b>	ПК 1.1–1.4, ПК 2.1–2.4 ПК 3.1- 3.5 ОК1–ОК7, ОК9-ОК11.
	Оперативные запоминающие устройства (ОЗУ). Функциональная схема ОЗУ на 64 бита с адресной организацией выборки. Постоянные ЗУ.		
	<b>В том числе, практических занятий и лабораторных работ</b>	4	
	<u>Лабораторная работа №6 Исследование работы операционного запоминающего устройства</u>		
<b>Раздел 2. Микропроцессорные системы управления (МСУ)</b>		<b>2</b>	
<b>Тема 2.1 Основы микропроцессорн ых систем</b>	<b>Содержание учебного материала</b>	<b>2</b>	ПК 1.1–1.4, ПК 2.1–2.4 ПК 3.1- 3.5 ОК1–ОК7, ОК9-ОК11.
	Характеристика микропроцессоров. Технологии изготовления. Виды аналого-цифровых преобразователей и их особенности. Основные характеристики АЦП. Принципы построения АЦП. Интегральные микросхемы АЦП. Назначение классификация и основные параметры ЦАП. Принципы построения ЦАП. Серийные микросхемы ЦАП.		
<b>Раздел 3. Программное обеспечение</b>		<b>20</b>	
<b>Тема 3.1 Программное</b>	<b>Содержание учебного материала</b>	<b>2</b>	ПК 1.1–1.4, ПК 2.1–2.4
	Операционные системы реального времени, коммуникационное ПО, прикладное	2	

<b>обеспечение (ПО) МСУ.</b>	ПО. Структура ПО МСУ. Функции компонентов ПО. Особенности функционирования ПО в режиме реального времени.		ПК 3.1- 3.5 ОК9-ОК11.
<b>Тема 3.2. Программное обеспечение OWEN Logic</b>	<b>Содержание учебного материала</b>	<b>8</b>	ПК 1.1–1.4, ПК 2.1–2.4 ПК 3.1- 3.5 ОК1–ОК7, ОК9-ОК11.
	Основные характеристики. Принцип выполнения коммутационной программы. Элементы управления программы. Создание нового проекта и его сохранение.		
	<b>В том числе, практических занятий и лабораторных работ</b>	4	
	<u>Практическая работа №1.</u> Создание нового проекта и сохранение его. <u>Практическая работа № 2.</u> Создание программы управления электродвигателем подъемного устройства.		
<b>Тема 3.3. Программируемые логические реле ONI PLR-S</b>	<b>Содержание учебного материала</b>	<b>12</b>	ПК 1.1–1.4, ПК 2.1–2.4 ПК 3.1- 3.5 ОК1–ОК7, ОК9-ОК11.
	Варианты исполнения. Технические характеристики. Схемы подключения.		
	<b>В том числе, практических занятий и лабораторных работ</b>	10	
	<u>Практическая работа № 3.</u> Установка программы. Интерфейс программы. <u>Практическая работа № 4.</u> Управление освещением лестничных клеток. <u>Практическая работа № 5.</u> Управление секционными воротами. <u>Практическая работа № 6.</u> Управление насосной парой. <u>Практическая работа № 7.</u> Управление вытяжной вентиляцией.		
<b>Промежуточная аттестация</b>		<b>2</b>	
<b>Всего</b>		<b>48</b>	

### **3. УСЛОВИЯ РЕАЛИЗАЦИИ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ**

**3.1. Для реализации программы учебной дисциплины должны быть предусмотрены следующие специальные помещения:**

Лаборатория «Микропроцессорная техника и системы управления», оснащенная в соответствии с п. 6.1.2.1. Примерной программы по специальности 08.02.09 Монтаж, наладка и эксплуатация электрооборудования промышленных и гражданских зданий.

#### **3.2. Информационное обеспечение реализации программы**

Для реализации программы библиотечный фонд образовательной организации должен иметь печатные и/или электронные образовательные и информационные ресурсы, рекомендуемых для использования в образовательном процессе

##### **3.2.1. Печатные издания**

1. Гусев В.Г., Гусев Ю.М. Электроника и микропроцессорная техника - М.: КноРус, 2018
2. Иванов В.Н., Мартынова И.О. Электроника и микропроцессорная техника - М.: «Академия», 2016 г.
3. Кузин А.В., Жаворонков М.А. Микропроцессорная техника (7-е изд. стер.) - М.: Академия, 2013
4. Прянишников В.А. Электроника - М.: Корона Принт, 2018

##### **3.2.2. Электронные издания (электронные ресурсы)**

1. Информационный портал. (Режим доступа): URL: <http://electricalschool.info/electronica/1197-mikroprocessornye-sistemy.html> (дата обращения: 18.11.2018).
2. Информационный портал. (Режим доступа): URL: <http://window.edu.ru/resource/558/40558/files/1516.pdf> (дата обращения: 18.11.2018).
3. Информационный портал. (Режим доступа): URL: <https://studfiles.net/preview/6418369/> (дата обращения: 18.11.2018).

##### **3.2.3. Дополнительные источники:**

1. ГОСТ 2.730-73 Группа Т52. Единая система конструкторской документации. Обозначения условные графические в схемах. Приборы полупроводниковые.
2. ГОСТ 2.743-82 Группа Т52. Единая система конструкторской документации. Обозначения условные графические в схемах. Элементы цифровой техники.
3. Пузанков Д.В. Микропроцессорные системы -М.:Политехника, 2002
4. Степаненко И.П. Основы микроэлектроники - М.: Лаборатория базовых знаний, 2004
5. Шишов О.В. Технические средства автоматизации и управления. Учебное пособие –М.: ИНФА-М, 2015



#### 4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ

Результаты обучения	Критерии оценки	Методы оценки
<b>Умения:</b>		
<ul style="list-style-type: none"> <li>- составлять функциональные и структурные схемы управления различными электроэнергетическими объектами ;</li> <li>- выбирать средства технической реализации микропроцессорных систем управления;</li> <li>- программировать микропроцессорные системы управления на основе ПЛК широкого применения.</li> </ul>	<p>Демонстрация умений составлять функциональные и структурные схемы управления различными электроэнергетическими объектами</p> <p>Демонстрация умений выбирать средства технической реализации микропроцессорных систем управления</p> <p>Демонстрация умений программировать микропроцессорные системы управления</p>	<p>Экспертная оценка при -выполнении лабораторных работ и практических занятий</p> <p>- проведении тестирования, устных опросов.</p> <p>-проведении промежуточной аттестации.</p>
<b>Знания:</b>		
<ul style="list-style-type: none"> <li>-основные электроэнергетические объекты, для которых актуально применение микропроцессорных систем управления (МСУ);</li> <li>- функциональные и структурные схемы объектов и систем;</li> <li>- принципы цифровой обработки информации;</li> <li>- принципы построения микропроцессорных устройств обработки информации и программируемых логических контроллеров;</li> <li>- типовые конфигурации микропроцессорных систем управления и систем обработки данных, применяемых на электроэнергетических объектах;</li> <li>- структуру и принципы организации программного обеспечения микропроцессорных устройств обработки информации и программируемых логических контроллеров.</li> </ul>	<p>Демонстрация знаний функциональных и структурных схем объектов и систем</p> <p>Демонстрация знаний принципов цифровой обработки информации</p> <p>Демонстрация знаний микропроцессорных устройств обработки информации и программируемых логических контроллеров</p> <p>Демонстрация знаний структуры и принципов организации программного обеспечения микропроцессорных устройств обработки информации и программируемых логических контроллеров.</p>	<p>Экспертная оценка при -выполнении лабораторных работ и практических занятий</p> <p>- проведении тестирования, устных опросов.</p> <p>-проведении промежуточной аттестации.</p>